

東芝トランジスタ シリコン PNP / NPN エピタキシャル形(PCT 方式)

# TPCP8902

- 携帯機器用
- スイッチング用

- 小型、薄型で実装面積が小さい
- 直流電流増幅率が高い
  - : PNP  $h_{FE} = 200 \sim 500$  ( $I_C = -0.2 \text{ A}$ )
  - : NPN  $h_{FE} = 200 \sim 500$  ( $I_C = 0.2 \text{ A}$ )
- コレクタ・エミッタ間飽和電圧が低い
  - : PNP  $V_{CE(sat)} = -0.20 \text{ V}$  (最大)
  - : NPN  $V_{CE(sat)} = 0.14 \text{ V}$  (最大)
- スイッチング時間が速い
  - : PNP  $t_f = 40 \text{ ns}$  (標準)
  - : NPN  $t_f = 45 \text{ ns}$  (標準)

## 絶対最大定格 ( $T_a = 25^\circ\text{C}$ )

項目	記号	定格		単位	
		PNP	NPN		
コレクタ・ベース間電圧	$V_{CBO}$	-30	60	V	
コレクタ・エミッタ間電圧	$V_{CEX}$	-30	50	V	
	$V_{CEO}$	-30	30		
エミッタ・ベース間電圧	$V_{EBO}$	-7	7	V	
コレクタ電流	DC (注1)	$I_C$	-2.0	2.0	A
	パルス (注1)	$I_{CP}$	-8.0	8.0	
ベース電流	$I_B$	-0.5	0.5	A	
許容損失 ( $t = 10 \text{ s}$ )	1素子通電時	$P_C$ (注2)	1.67		W
	2素子通電時 1素子あたり		0.91		
許容損失 (DC)	1素子通電時	$P_C$ (注2)	0.89		W
	2素子通電時 1素子あたり		0.52		
接合温度	$T_j$	150		$^\circ\text{C}$	
保存温度	$T_{stg}$	-55~150		$^\circ\text{C}$	

注1: ジャンクション温度が  $150^\circ\text{C}$  を超えることのない放熱条件にてご使用ください。  $I_{CP} = \pm 8 \text{ A}$  @  $t \leq 100 \mu\text{s}$ 。

注2: FR4 基板(Cu 面積  $645 \text{ mm}^2$ , ガラスエポキシ,  $t = 1.6 \text{ mm}$ )実装時。

注3: 正面から見て左下のドット(●)が1番端子を示しています。

※週別ロット表示

3桁算用数字で構成し、西暦年号の末尾1桁、および残りの2桁は製造週とする。

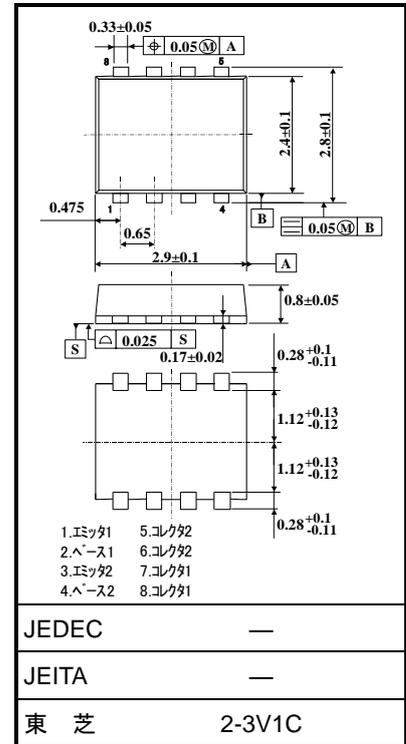


製造週コード(その年の第1週を01とし、以降52または53まで)

製造年コード(西暦の下1桁)

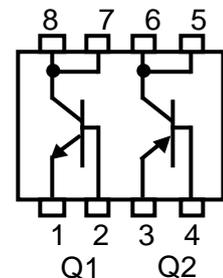
製品量産開始時期  
2006-08

単位: mm



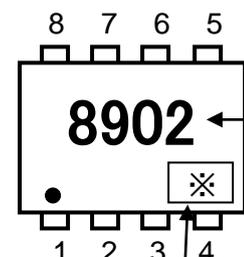
質量: 0.017 g (標準)

図1. 内部構造 (top view)



Q1: NPN Q2: PNP

図2. 現品表示 (注3)



ロット No (ウィークリーコード)

注: 本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。  
 弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

## 電気的特性 (Ta = 25°C)

### PNP トランジスタ部

項目	記号	測定条件	最小	標準	最大	単位
コレクタしゃ断電流	ICBO	V <sub>CB</sub> = -30 V, I <sub>E</sub> = 0 A	—	—	-100	nA
エミッタしゃ断電流	IEBO	V <sub>EB</sub> = -7 V, I <sub>C</sub> = 0 A	—	—	-100	nA
コレクタ・エミッタ間降伏電圧	V (BR) CEO	I <sub>C</sub> = -10 mA, I <sub>B</sub> = 0 A	-30	—	—	V
直流電流増幅率	h <sub>FE</sub> (1)	V <sub>CE</sub> = -2 V, I <sub>C</sub> = -0.2 A	200	—	500	
	h <sub>FE</sub> (2)	V <sub>CE</sub> = -2 V, I <sub>C</sub> = -0.6 A	125	—	—	
	h <sub>FE</sub> (3)	V <sub>CE</sub> = -2 V, I <sub>C</sub> = -2.0 A	40	—	—	
コレクタ・エミッタ間飽和電圧	V <sub>CE</sub> (sat)	I <sub>C</sub> = -0.6 A, I <sub>B</sub> = -20 mA	—	—	-0.20	V
ベース・エミッタ間飽和電圧	V <sub>BE</sub> (sat)	I <sub>C</sub> = -0.6 A, I <sub>B</sub> = -20 mA	—	—	-1.10	V
コレクタ出力容量	C <sub>ob</sub>	V <sub>CB</sub> = -10 V, I <sub>E</sub> = 0 A, f = 1 MHz	—	16.5	—	pF
スイッチング時間	上昇時間	t <sub>r</sub>	—	40	—	ns
	蓄積時間	t <sub>stg</sub>	図3回路において V <sub>CC</sub> ≒ -18 V, R <sub>L</sub> = 30 Ω I <sub>B1</sub> = I <sub>B2</sub> = 20 mA		—	
	下降時間	t <sub>f</sub>	—	40	—	

### NPN トランジスタ部

項目	記号	測定条件	最小	標準	最大	単位
コレクタしゃ断電流	ICBO	V <sub>CB</sub> = 60 V, I <sub>E</sub> = 0 A	—	—	100	nA
エミッタしゃ断電流	IEBO	V <sub>EB</sub> = 7 V, I <sub>C</sub> = 0 A	—	—	100	nA
コレクタ・エミッタ間降伏電圧	V (BR) CEO	I <sub>C</sub> = 10 mA, I <sub>B</sub> = 0 A	30	—	—	V
直流電流増幅率	h <sub>FE</sub> (1)	V <sub>CE</sub> = 2 V, I <sub>C</sub> = 0.2 A	200	—	500	
	h <sub>FE</sub> (2)	V <sub>CE</sub> = 2 V, I <sub>C</sub> = 0.6 A	125	—	—	
	h <sub>FE</sub> (3)	V <sub>CE</sub> = 2 V, I <sub>C</sub> = 2.0 A	40	—	—	
コレクタ・エミッタ間飽和電圧	V <sub>CE</sub> (sat)	I <sub>C</sub> = 0.6 A, I <sub>B</sub> = 20 mA	—	—	0.14	V
ベース・エミッタ間飽和電圧	V <sub>BE</sub> (sat)	I <sub>C</sub> = 0.6 A, I <sub>B</sub> = 20 mA	—	—	1.10	V
コレクタ出力容量	C <sub>ob</sub>	V <sub>CB</sub> = 10 V, I <sub>E</sub> = 0 A, f = 1 MHz	—	14	—	pF
スイッチング時間	上昇時間	t <sub>r</sub>	—	45	—	ns
	蓄積時間	t <sub>stg</sub>	図4回路において V <sub>CC</sub> ≒ 18 V, R <sub>L</sub> = 30 Ω I <sub>B1</sub> = I <sub>B2</sub> = 20 mA		—	
	下降時間	t <sub>f</sub>	—	45	—	

図 3. スイッチング時間測定回路

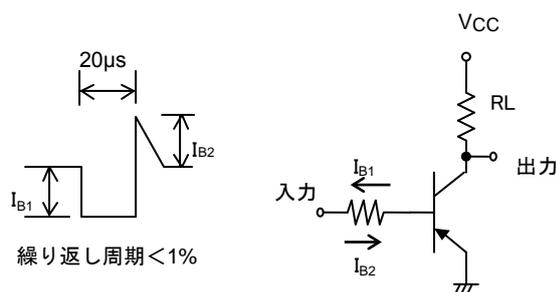
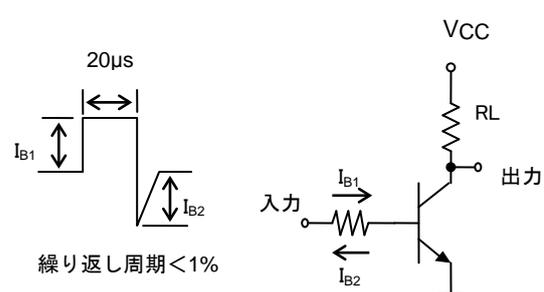
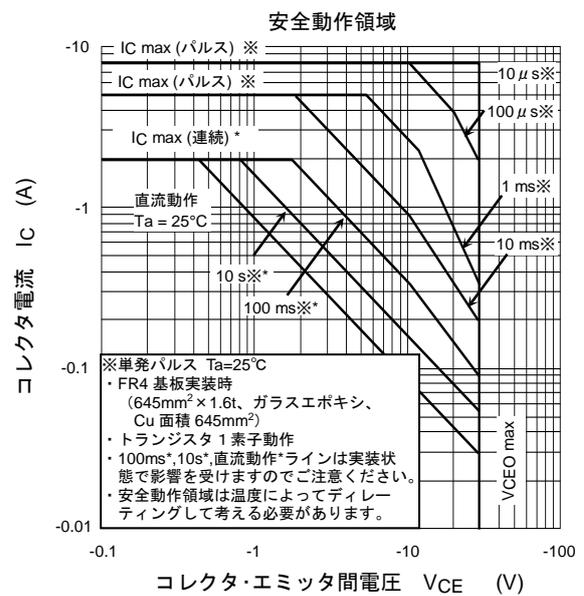
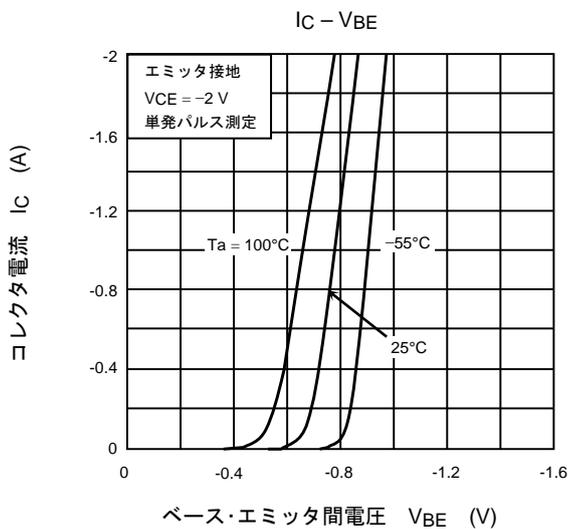
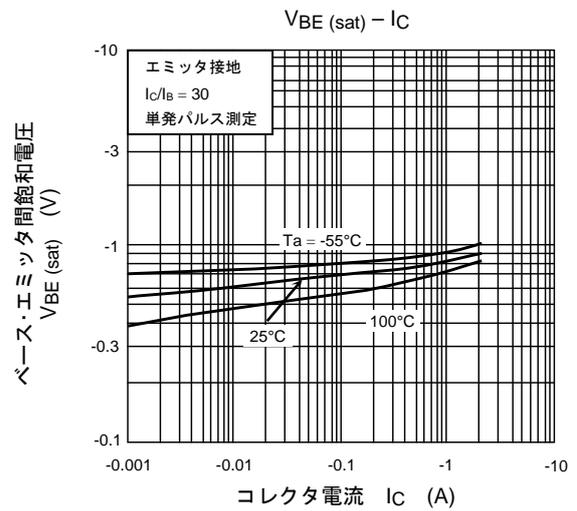
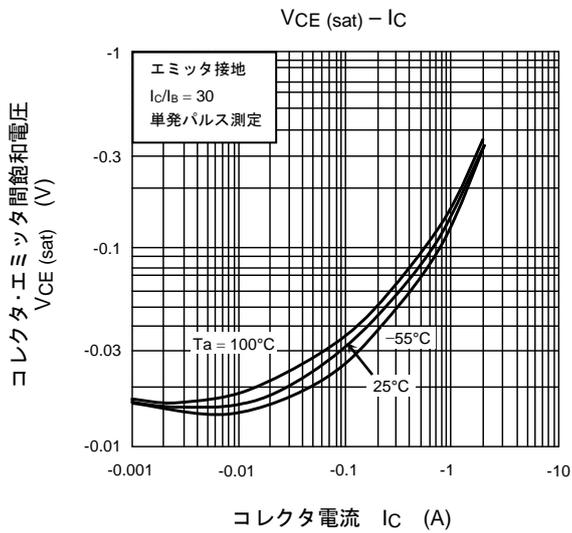
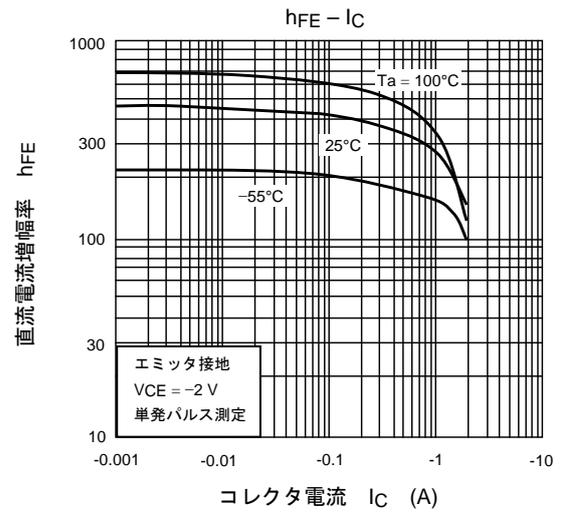
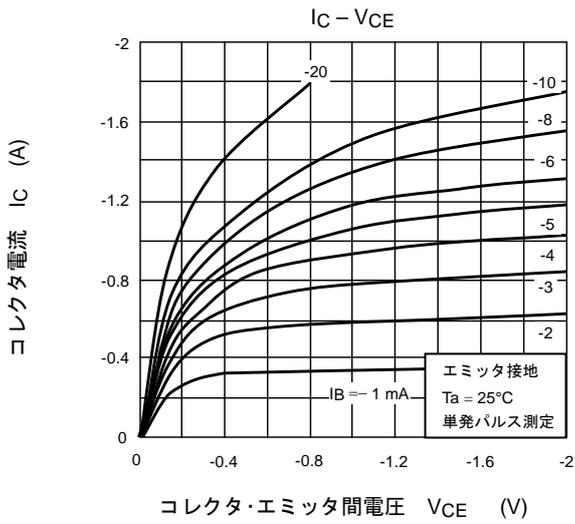


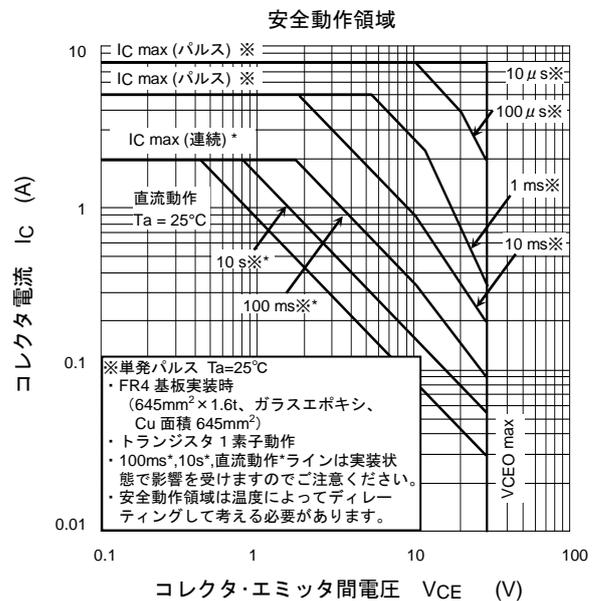
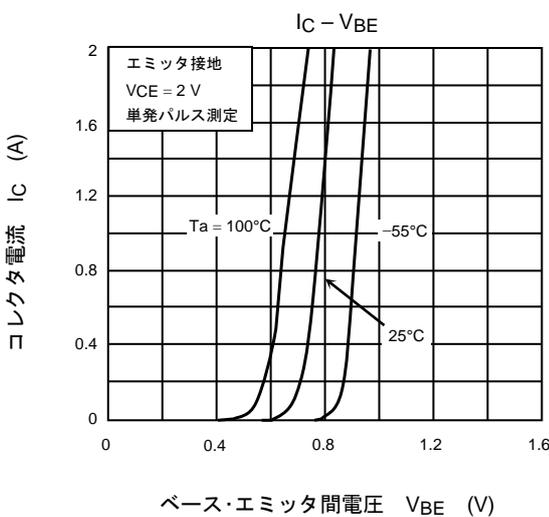
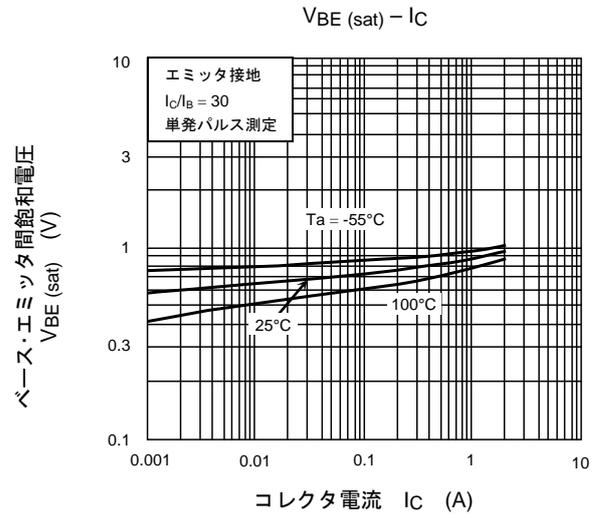
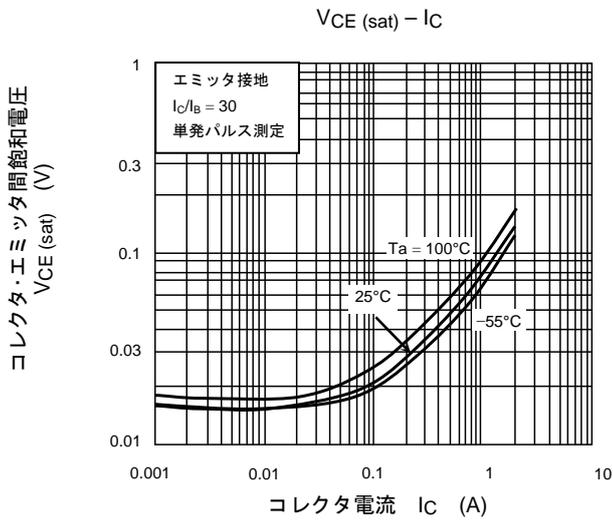
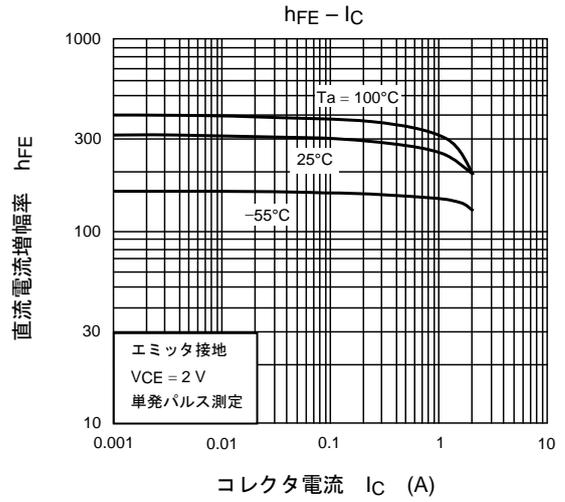
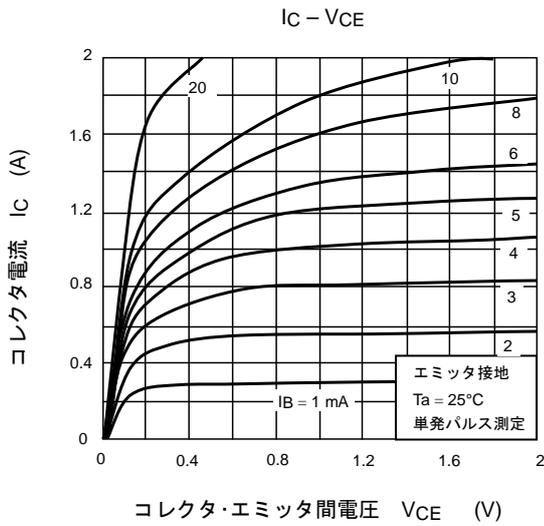
図 4. スイッチング時間測定回路



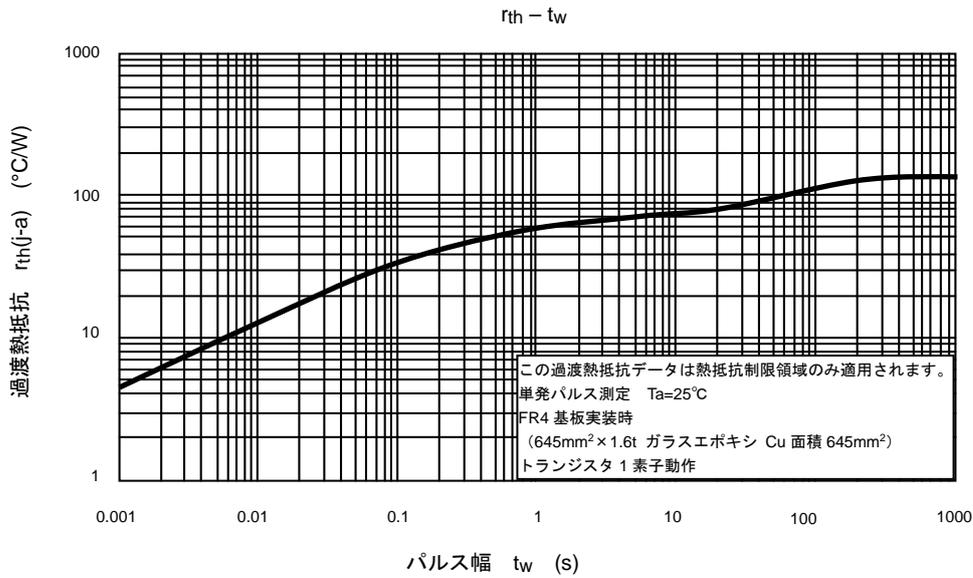
## PNP



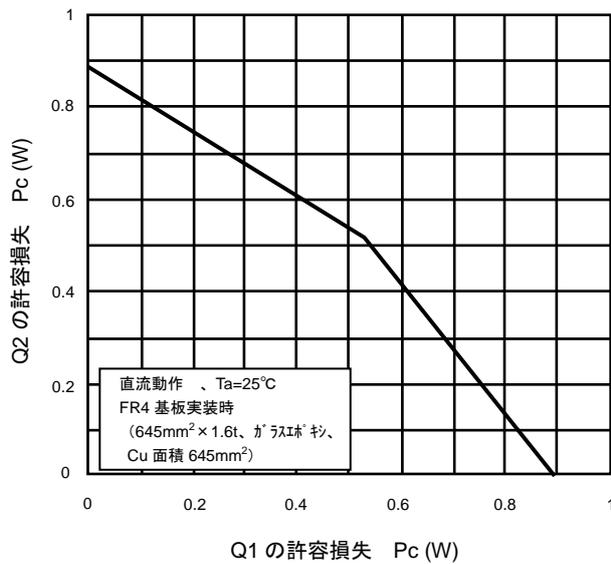
## NPN



## 共通



### 2 素子動作時の許容損失



2つのトランジスタ Q1、Q2 のいずれか一方のみを単独動作させた場合の許容損失は 0.89W (max) です。Q1、Q2 を同時に動作させた場合は、熱緩衝のため上記グラフのとおり 1 素子当たりに許容できる損失が変化しますのでご注意ください。なお Q1、Q2 同時動作では、Q1、Q2 を同一条件で動作させた場合が、1 素子あたり 0.52W Max. 許容でき、Q1、Q2 トータルで 1.04W (max) となり、パッケージ効率が最も高くなります。

## 製品取り扱い上のお願い

- 本資料に掲載されているハードウェア、ソフトウェアおよびシステム（以下、本製品という）に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適可不可を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることは意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、電力機器、金融関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口までお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。