

東芝 CMOS 形リニア集積回路 シリコン モノリシック

TCK207AN

0.75 V, 2A Load Switch IC with Reverse Current Blocking in Ultra Small Package

超低電圧動作、低オン抵抗、低消費電流、スルーレートコントロール機能付き、CMOS プロセスのロードスイッチ IC です。

0.75V からの低電圧動作と 21.5 mΩ (標準)($V_{IN} = 0.75\text{ V}, -1.5\text{ A}$) の低オン抵抗特性、逆流防止回路(スイッチ OFF)搭載を特徴としています。出力電流は最大 2.0 A まで使用可能です。また、TCK207AN はオートディスチャージ機能を内蔵しております。

パッケージは超小型の DFN4A パッケージ (1.2 mm x 1.2 mm, t: 0.38 mm) のため、SSD、HDD、携帯機器などの高密度実装が求められるアプリケーションに最適です。

・ 特 長

超低電圧動作です。 $(V_{IN} = 0.75 \sim 3.6\text{ V})$

最大出力電流が大きい。 $(I_{OUT}(\text{DC}) = 2.0\text{ A})$

低オン抵抗特性です。

$R_{ON} = 21.5\text{ m}\Omega$ (標準) @ $V_{IN} = 3.3\text{ V}, -1.5\text{ A}$

$R_{ON} = 21.5\text{ m}\Omega$ (標準) @ $V_{IN} = 1.2\text{ V}, -1.5\text{ A}$

$R_{ON} = 21.5\text{ m}\Omega$ (標準) @ $V_{IN} = 0.75\text{ V}, -1.5\text{ A}$

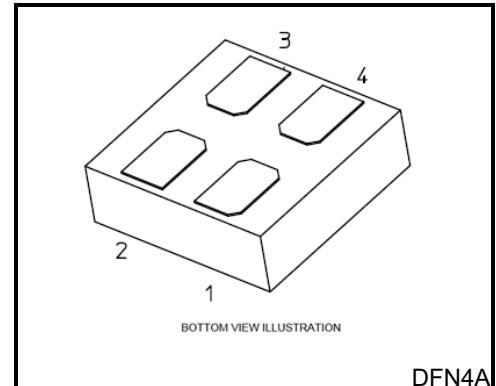
スルーレートコントロール回路内蔵です。

逆流防止回路(スイッチ OFF)内蔵です。

オートディスチャージ機能内蔵です。

コントロール端子は Active High で、プルダウン接続されています。

超小型パッケージ : DFN4A (1.2 mm x 1.2 mm, t: 0.38 mm)

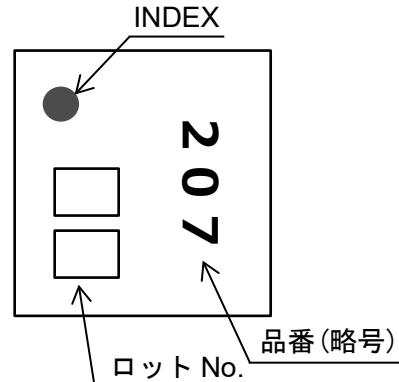
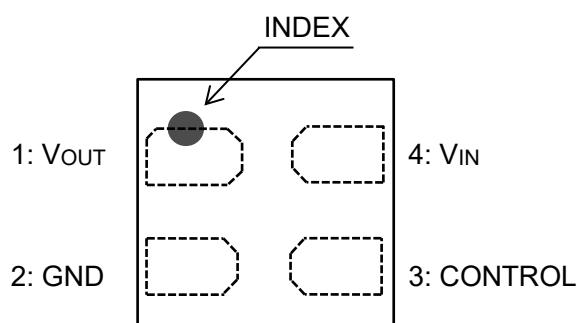


DFN4A

質量: 1.4 mg (標準)

・ 端子接続図(Top view)

現品表示



製品量産開始時期
2020-03

- 絶対最大定格($T_a = 25^{\circ}\text{C}$)

項 目	記 号	定 格		単位
入 力 電 壓	V_{IN}	-0.3 ~ 4.0		V
コ ン ト ロ ー ル 電 壓	V_{CT}	-0.3 ~ 4.0		V
出 力 電 壓	V_{OUT}	-0.3 ~ $V_{IN} + 0.3$		V
出 力 電 流	I_{OUT}	DC	2.0	A
		Pulse	3.0 (注 1)	A
消 費 電 力	P_D	1 (注 2)		W
動 作 温 度	T_{opr}	-40 ~ 85		°C
接 合 温 度	T_j	150		°C
保 存 温 度	T_{stg}	-55 ~ 150		°C

注: 本製品の使用条件 (使用温度/電流/電圧など) が絶対最大定格以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化など) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率など) をご確認の上、適切な信頼性設計をお願いします。

注 1: 100 μs pulse, 2% duty cycle

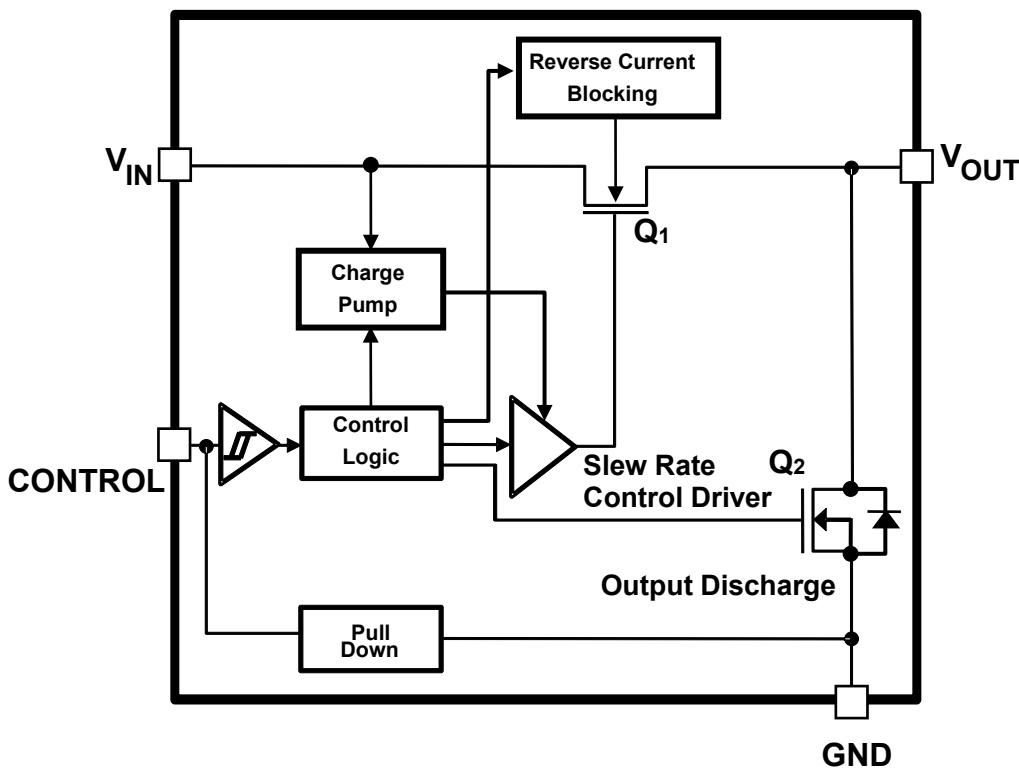
注 2: ガラスエポキシ(FR4)

基板面積: 40mm x 40mm (両面基板)、t=1.6mm

配線率: 表面 約 70%, 裏面 約 70%

スルーホール: 直径 0.5 mm x 24

- ブロック図



- 機能一覧

機能		
逆流防止回路	出力ディスチャージ回路	コントロールピン接続
有	有	プルダウン (Active High)

- 動作一覧

$0.75 \text{ V} \leq V_{IN} \leq 3.6\text{V}$ ($T_a = -40 \sim 85^\circ\text{C}$)

		TCK207AN
コントロール電圧 "High"	Output Q ₁	ON
	Discharge Q ₂	OFF
	Reverse current block	Disable
コントロール電圧 "Low"	Output Q ₁	OFF
	Discharge Q ₂	ON
	Reverse current block	Active
コントロール電圧 "OPEN"	Output Q ₁	OFF
	Discharge Q ₂	ON
	Reverse current block	Active

• 電気的特性

• DC 特性 ($T_a = -40 \sim 85^\circ\text{C}$)

項 目	記 号	測 定 条 件	$T_a = 25^\circ\text{C}$			$T_a = -40 \sim 85^\circ\text{C}$		単位
			最 小	標 準	最大	最 小	最 大	
入 力 電 壓	V_{IN}	—	0.75	—	3.6	0.75	3.6	V
コントロール電圧 (High)	V_{IH}	—	$0.9 \text{ V} \leq V_{IN}$	0.85	—	—	0.9 (注 3)	—
			$V_{IN} < 0.9\text{V}$	V_{IN}	—	—	V_{IN}	—
コントロール電圧 (Low)	V_{IL}	—	$0.9 \text{ V} \leq V_{IN}$	—	—	0.4	—	0.4
			$V_{IN} < 0.9\text{V}$	—	—	0.3	—	0.3
消 費 電 流 (ON)	I_Q	$V_{IN} = V_{CT} = 3.6\text{ V}, I_{OUT} = 0\text{ mA}$	—	22	—	—	35	μA
ス タ ン バ イ 電 流 (OFF)	$I_{Q(OFF)}$	$V_{IN} = 3.6\text{ V}, V_{CT} = 0\text{ V}, V_{OUT} : \text{OPEN}$	—	0.7	—	—	5	μA
逆 流 電 流	I_{RB}	$V_{OUT} = 3.6\text{ V}, V_{IN} = 0\text{ V}, V_{CT} = 0\text{ V}$	—	0.1	—	—	10	μA
オ ン 抵 抗	R_{ON}	$V_{IN} = 3.3\text{ V}, I_{OUT} = -1.5\text{ A}$	—	21.5	31	—	37.3	$\text{m}\Omega$
		$V_{IN} = 1.8\text{ V}, I_{OUT} = -1.5\text{ A}$	—	21.5	31	—	37.3	
		$V_{IN} = 1.2\text{ V}, I_{OUT} = -1.5\text{ A}$	—	21.5	31	—	37.3	
		$V_{IN} = 1.0\text{ V}, I_{OUT} = -1.5\text{ A}$	—	21.5	31	—	37.3	
		$V_{IN} = 0.75\text{ V}, I_{OUT} = -1.5\text{ A}$	—	21.5	31	—	37.3	
出力ディスチャージオン抵抗	R_{SD}	$V_{IN} = 1.8\text{ V}, V_{OUT} = 1.6\text{ V}$	—	80	—	—	—	Ω

(注 3) : $V_{IH} 0.85\text{V} (\text{Min}) @ T_a = 0 \sim 85^\circ\text{C}$

• AC 特性 ($T_a = 25^\circ\text{C}$)

$V_{IN} = 0.75\text{ V}$

項目	記号	測定条件(図1)	最小	標準	最大	単位
V_{OUT} rise time	t_r	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	180	—	μs
V_{OUT} fall time	t_f	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	30	—	μs
Turn on delay	t_{ON}	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	75	—	μs
Turn off delay	t_{OFF}	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	8	—	μs

$V_{IN} = 1.2\text{ V}$

項目	記号	測定条件(図1)	最小	標準	最大	単位
V_{OUT} rise time	t_r	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	240	—	μs
V_{OUT} fall time	t_f	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	20	—	μs
Turn on delay	t_{ON}	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	65	—	μs
Turn off delay	t_{OFF}	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	8	—	μs

$V_{IN} = 1.8\text{ V}$

項目	記号	測定条件(図1)	最小	標準	最大	単位
$V_{CT} - V_{OUT}$ rise time	$t_{ON} + t_r$	$R_L = 500\Omega, C_L = 0.1\mu\text{F}$	—	400	—	μs

• AC 測定波形

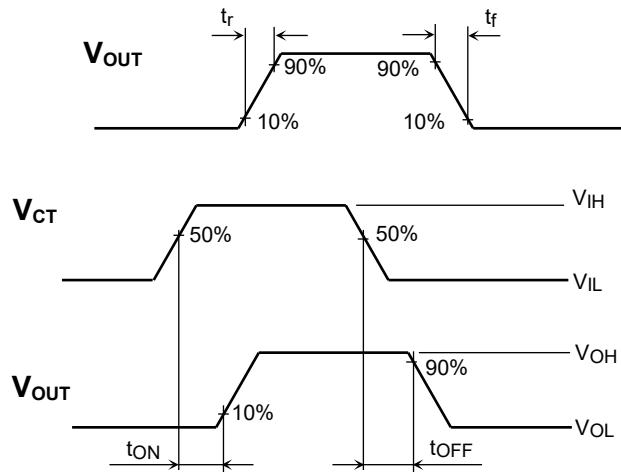
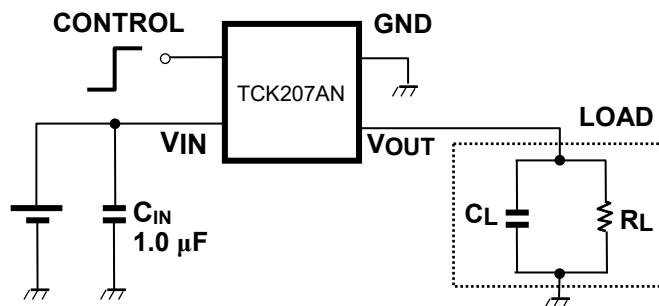


図1 $t_r, t_f, t_{ON}, t_{OFF}$ 測定波形

- アプリケーションノート

- 使用回路例

TCK207AN の使用回路例を下記に示します。



1) 入力コンデンサ C_{IN}

電源安定度の向上と、負荷によっては、出力電圧の過渡応答、基板レイアウト、IC 内部の寄生成分によるオーバーシュートやアンダーシュートを抑制するため、 $1.0 \mu F$ 以上の入力コンデンサをできるだけ V_{IN} の近くに実装をしてください。

2) 出力コンデンサ

TCK207AN の動作保証で、外付けとして出力コンデンサ C_{OUT} を特に必要としません。ただし、負荷によっては、出力電圧の過渡応答、基板レイアウト、IC 内部の寄生成分によるオーバーシュートやアンダーシュートが生じる可能性があります。このような場合、 $0.1 \mu F$ 以上の出力コンデンサの使用を推奨致します。

3) コントロール端子

TCK207AN は、Active High の製品で入力シミュット回路が付いております。コントロール電圧によって出力 n-ch MOSFET およびディスチャージ用 n-ch MOSFET の ON/OFF 動作を行います。コントロール端子が High 状態では出力 n-ch MOSFET が ON し、ディスチャージ用 n-ch MOSFET は OFF となり、Low 状態では、それぞれその逆の動作となります。なお、コントロール端子は、GND 端子と等価的に数 $M\Omega$ でプルダウン接続されておりますので、コントロール端子の電位が不定(オープン状態)の場合、IC 動作は OFF 状態となります。

また、TCK207AN のコントロール端子はトレラント機能を持っており、コントロール電圧 V_{CT} が入力電圧 V_{IN} よりも高い場合でも、ご使用いただけます。

- 逆流防止回路

本製品は逆流防止回路(スイッチ OFF)を内蔵しております。出力 n-ch MOSFET の OFF 状態で、 V_{OUT} から V_{IN} への逆流を防止致します。

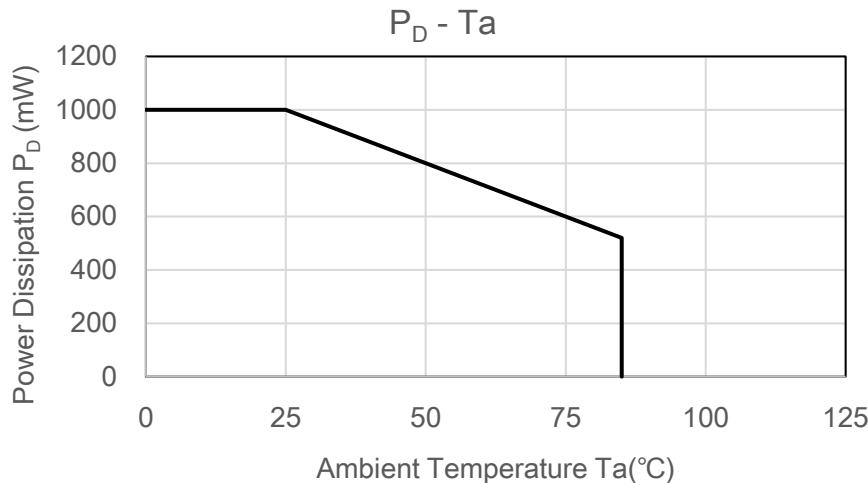
ただし、本機能はデバイスの動作を常に絶対最大定格内に抑える事を保証するものではありません。本デバイスのご使用にあたっては、上記および当社「半導体信頼性ハンドブック」などに記載の絶対最大定格に対するディレーティングを考慮の上、いかなる場合でも絶対最大定格を超えないようご注意ください。なお、セットでフェールセーフなどの十分な安全対策を施すことを推奨致します。

- 許容損失

TCK207AN の許容損失は基板実装時を絶対最大定格で規定しております。
基板は以下に示すサイズで測定しています。

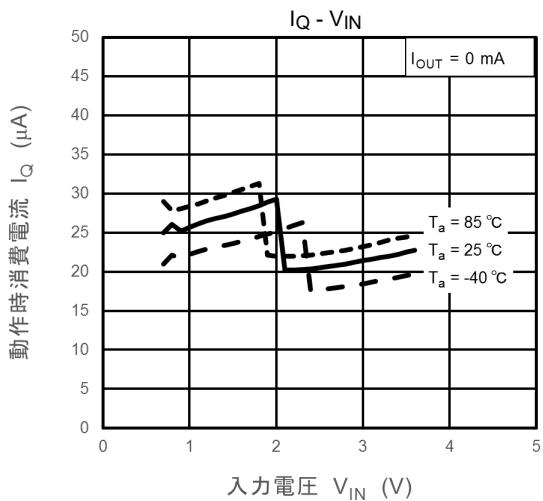
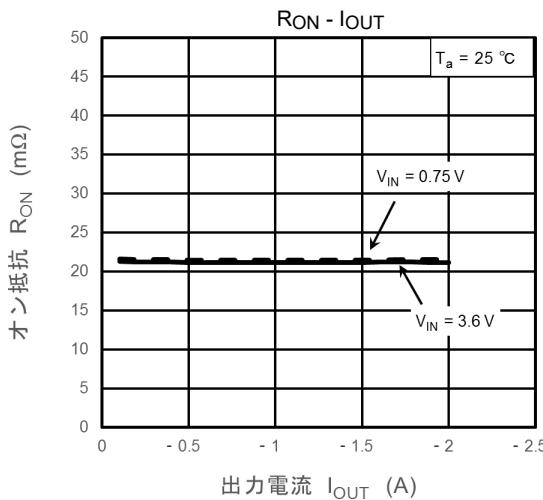
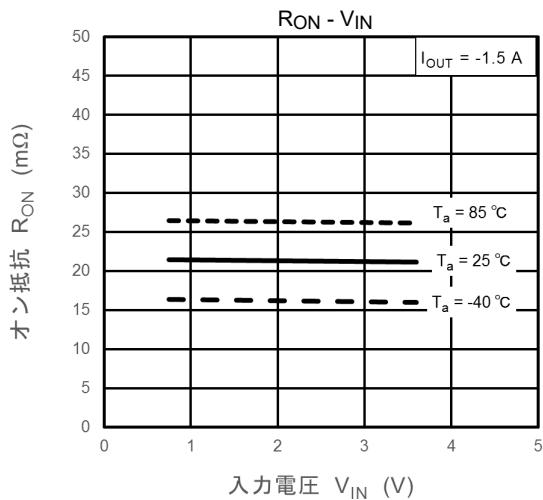
【基板条件】

ガラスエポキシ(FR4)
基板面積: 40 mm x 40 mm (両面基板), t = 1.6 mm
配線率: 表面 約 70%, 裏面 約 70%
スルーホール: 直径 0.5 mm x 24



実使用状態では予想される最大許容損失に対して、できるだけ余裕を持った基板パターン設計をしてください。また、実際のご使用の際には周囲温度、入力電圧、出力電流などのパラメータを考慮の上、最大許容損失に対して、適当なディレーティングを考慮した設計をお願いします。

共通代表特性

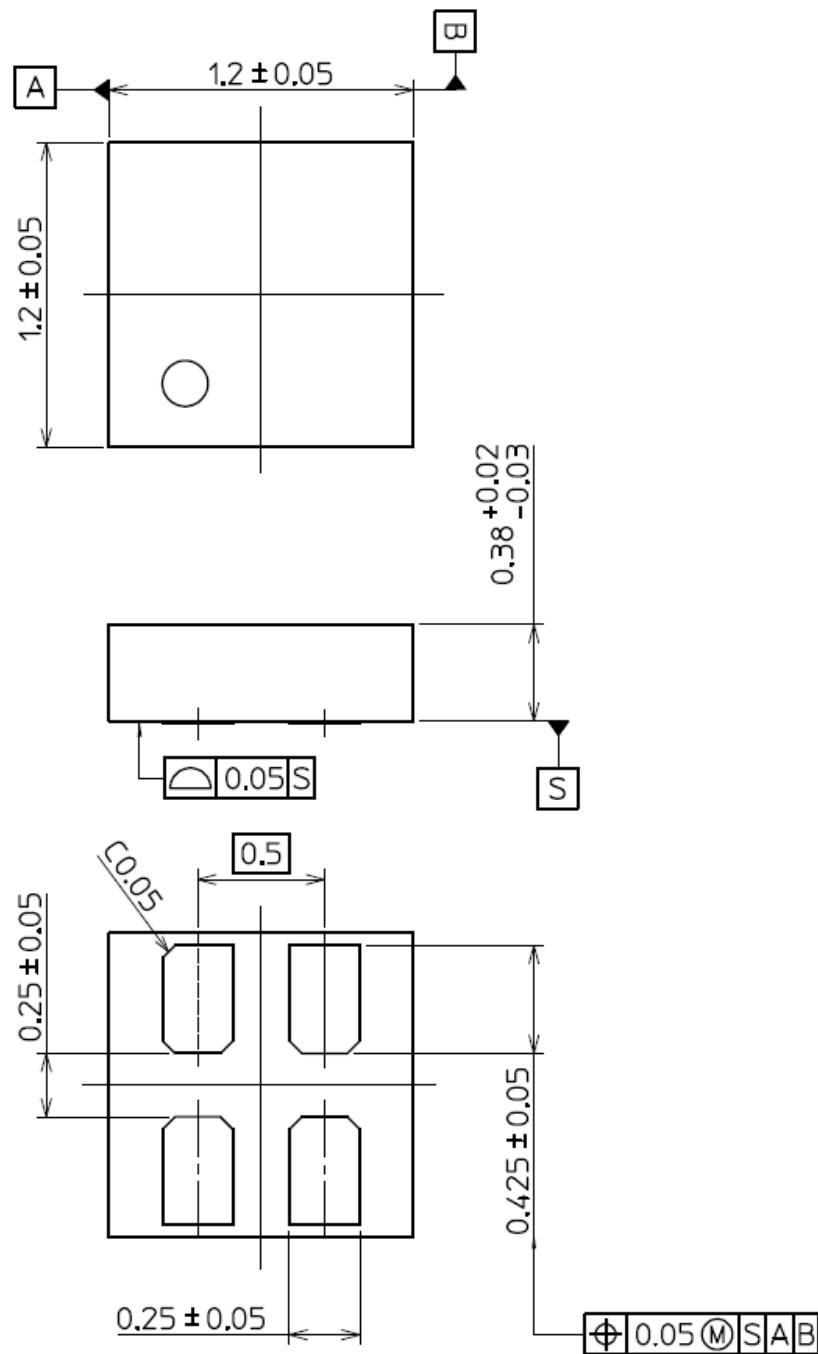


注：特性図の値は、特に指定のない限り保証値ではなく参考値です。

- 外形図

DFN4A

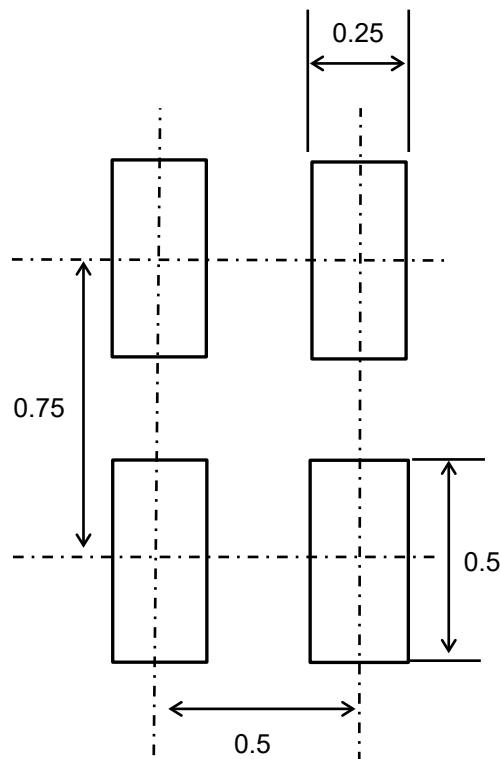
单位: mm



質量: 1.4 mg (標準)

参考パッド寸法

単位: mm



製品取り扱い上のお願い

株式会社東芝およびその子会社ならびに関係会社を以下「当社」といいます。

本資料に掲載されているハードウェア、ソフトウェアおよびシステムを以下「本製品」といいます。

- 本製品に関する情報等、本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。また、文書による当社の事前の承諾を得て本資料を転載複製する場合でも、記載内容に一切変更を加えたり、削除したりしないでください。
- 当社は品質、信頼性の向上に努めていますが、半導体・ストレージ製品は一般に誤作動または故障する場合があります。本製品をご使用頂く場合は、本製品の誤作動や故障により生命・身体・財産が侵害されることのないように、お客様の責任において、お客様のハードウェア・ソフトウェア・システムに必要な安全設計を行うことをお願いします。なお、設計および使用に際しては、本製品に関する最新の情報（本資料、仕様書、データシート、アプリケーションノート、半導体信頼性ハンドブックなど）および本製品が使用される機器の取扱説明書、操作説明書などをご確認の上、これに従ってください。また、上記資料などに記載の製品データ、図、表などに示す技術的な内容、プログラム、アルゴリズムその他応用回路例などの情報を使用する場合は、お客様の製品単独およびシステム全体で十分に評価し、お客様の責任において適用可否を判断してください。
- 本製品は、特別に高い品質・信頼性が要求され、またはその故障や誤作動が生命・身体に危害を及ぼす恐れ、膨大な財産損害を引き起こす恐れ、もしくは社会に深刻な影響を及ぼす恐れのある機器（以下“特定用途”という）に使用されることには意図されていませんし、保証もされていません。特定用途には原子力関連機器、航空・宇宙機器、医療機器（ヘルスケア除く）、車載・輸送機器、列車・船舶機器、交通信号機器、燃焼・爆発制御機器、各種安全関連機器、昇降機器、発電関連機器などが含まれますが、本資料に個別に記載する用途は除きます。特定用途に使用された場合には、当社は一切の責任を負いません。なお、詳細は当社営業窓口まで、または当社 Web サイトのお問い合わせフォームからお問い合わせください。
- 本製品を分解、解析、リバースエンジニアリング、改造、改変、翻案、複製等しないでください。
- 本製品を、国内外の法令、規則及び命令により、製造、使用、販売を禁止されている製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 別途、書面による契約またはお客様と当社が合意した仕様書がない限り、当社は、本製品および技術情報に関して、明示的にも黙示的にも一切の保証（機能動作の保証、商品性の保証、特定目的への合致の保証、情報の正確性の保証、第三者の権利の非侵害保証を含むがこれに限らない。）をしておりません。
- 本製品、または本資料に掲載されている技術情報を、大量破壊兵器の開発等の目的、軍事利用の目的、あるいはその他軍事用途の目的で使用しないでください。また、輸出に際しては、「外国為替及び外国貿易法」、「米国輸出管理規則」等、適用ある輸出関連法令を遵守し、それらの定めるところにより必要な手続を行ってください。
- 本製品の RoHS 適合性など、詳細につきましては製品個別に必ず当社営業窓口までお問い合わせください。本製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用ある環境関連法令を十分調査の上、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。